

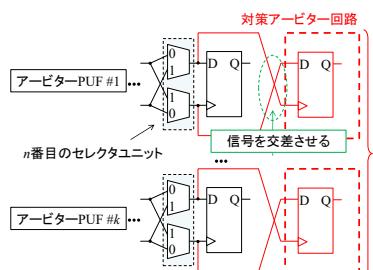
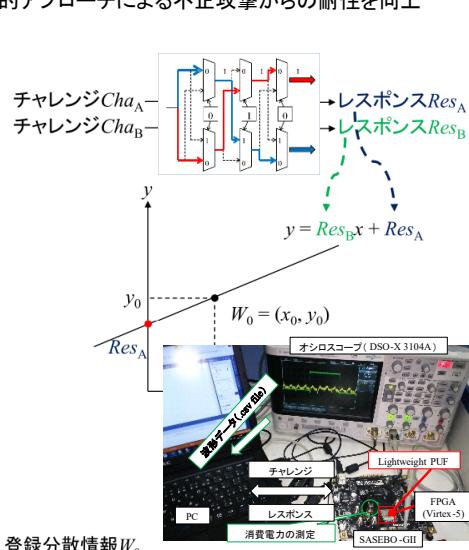


IoT デバイス向け電子指紋とセキュア認証

技術分野分類 情報学 計算基盤 1106 情報セキュリティ

技術キーワード 暗号・セキュリティ、認証

産業分類 E-28：電子部品・デバイス・電子回路製造業

内 容	概要	<p>○研究概要</p> <p>あらゆるハードウェアがインターネットに接続される Internet of Things (IoT) では、安全性を確保するために適切な認証を行うことが重要である。本研究では、半導体の製造時に生じる電気特性のばらつきを各デバイスの固有値として認証する PUF をベースとする認証システムを開発した。提案システムでは、物理的に複製不可能だけでなく、数学的にも複製が出来ない認証用の ID の生成を行う。また、暗号回路の一部を PUF に利用する併用アーキテクチャを考案し、小面積実装を実現している。</p> <p>○Physical Unclonable Function (PUF) とは？</p> <p>半導体製造時のばらつきを固有 ID として抽出し、チャレンジ(入力)に対してレスポンス(出力)を返す関数で指紋に相当</p> <p>➡ 回路パターンが全てコピーされた場合でも、本物と偽物の判別が可能</p>
	従来技術・競合技術との比較（優位性）	
	本技術の有用性	
	<p>○耐タンパ Lightweight PUF</p> <p>消費電力を均一化することでサイドチャネル攻撃耐性を強化</p> 	
関連情報 (図・表・写真等)		 <p>○秘密分散法をベースとした PUF 認証システム</p> <p>秘密分散法を用いた ID 生成手法により、人工知能的アプローチによる不正攻撃からの耐性向上</p> <p>チャレンジ Cha_A - Cha_B → レスポンス Res_A - Res_B</p> <p>$y = Res_Bx + Res_A$</p> <p>$W_0 = (x_0, y_0)$</p> <p>オシロスコープ (DSO-X 3104A)</p> <p>波形データ (Raw Data)</p> <p>Lightweight PUF</p> <p>FPGA (Virtex-5)</p> <p>消費電力の測定</p> <p>SASEBO-GII</p> <p>登録分散情報 W_0</p> <p>受信した分散情報 W_i</p> <p>$y = Res_Bx + Res_A$</p> <p>$W_i = (x_i, y_i)$</p> <p>$W_0 = (x_0, y_0)$</p> <p>秘密情報 Res_A を復元</p> <p>PUF レスポンスを秘密情報として分散情報を生成</p> <p>↓</p> <p>その分散情報を認証に利用</p>
適用可能製品		
技術シーズ保有者	氏名 所属・役職	吉川 雅弥 教授 名城大学 情報工学部 情報工学科
技術シーズ照会先	窓口 TEL/FAX e-mail	名城大学 学術研究支援センター TEL 052-838-2036 FAX 052-833-7200 sangaku@ccml.meijo-u.ac.jp

■知的財産

■試作品状況

無

提示可

提供可

作成日 2023年 2月 10日